

Doç. Dr. CÜNEYT FEHMİ BAZLAMAÇCI

Kişisel Bilgiler

E-posta: cuneytb@metu.edu.tr

Web: <https://avesis.metu.edu.tr/cuneytb>

Eğitim Bilgileri

Doktora, Manchester Institute of Science and Technology, Department Of Computation, Birleşik Krallık 1992 - 1996

Yüksek Lisans, Orta Doğu Teknik Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, Türkiye 1988 - 1991

Lisans, Orta Doğu Teknik Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, Türkiye 1984 - 1988

Yabancı Diller

İngilizce, C1 İleri

Yaptığı Tezler

Doktora, Optimised network design: minimum spanning trees and minimum concave-cost problems, Manchester Institute Of Science And Technology, Department Of Computation, 1996

Yüksek Lisans, A fast Fourier transform implementation and performance evaluation on a transputer based parallel computer system, Orta Doğu Teknik Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 1991

Araştırma Alanları

Haberleşme Ağları, Algoritmalar, Bilgi Güvenliği ve Güvenilirliği, Bilgisayar Ağları, Donanım, Yazılım

Akademik Unvanlar / Görevler

Doç. Dr., Orta Doğu Teknik Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2012 - Devam Ediyor

Yönetilen Tezler

BAZLAMAÇCI C. F., Büyük ölçekli bir SIMD mimarisi üzerinde çekirdek sinyal işleme fonksiyonlarının performanslarının iyileştirilmesi, Yüksek Lisans, Ç.Uslu(Öğrenci), 2019

BAZLAMAÇCI C. F., Uygulama farkında dinamik rastgele erişimli bellek kontrolcüsü, Yüksek Lisans, R.Cilasın(Öğrenci), 2019

BAZLAMAÇCI C. F., Uç değer teoremi ve kopula ile hibrid olasılıksal zamanlama analizi, Yüksek Lisans, L.Bekdemir(Öğrenci), 2019

BAZLAMAÇCI C. F., Kısmi yeniden yapılandırılabilir FPGA üzerinde dinamik içerik değiştirme yapılırlık çalışması, Yüksek Lisans, E.Yılmaz(Öğrenci), 2019

BAZLAMAÇCI C. F., Dağıtım sistemleri için güç kalitesi izleme sistemi tasarımı ve uygulaması, Yüksek Lisans, N.Arzu(Öğrenci), 2019

BAZLAMAÇCI C. F., NFA based regular expression matching on FPGA, Yüksek Lisans, K.SERT(Öğrenci), 2018

BAZLAMAÇCI C. F., Data plane-based defense system against ddos attacks for software defined networks, Yüksek Lisans, A.GÖZÜTOK(Öğrenci), 2018

BAZLAMAÇCI C. F., Tool support for worst case end to end delay analysis of AFDX networks, Yüksek Lisans, O.EFE(Öğrenci), 2016

BAZLAMAÇCI C. F., One-way active delay measurement with error bounds, Yüksek Lisans, T.EYLEN(Öğrenci), 2015

BAZLAMAÇCI C. F., GF(2^M) multiplier implementation on a partially reconfigurable FPGA, Yüksek Lisans, G.KOCALAR(Öğrenci), 2015

BAZLAMAÇCI C. F., GPU accelerated rectilinear steiner tree construction, Yüksek Lisans, D.ÖZCAN(Öğrenci), 2015

BAZLAMAÇCI C. F., OpenCL implementation of montgomery multiplication on FPGA, Yüksek Lisans, M.UFUK(Öğrenci), 2014

BAZLAMAÇCI C. F., A dynamic memory manager for FPGA applications, Yüksek Lisans, C.ÖZER(Öğrenci), 2014

BAZLAMAÇCI C. F., A joint resource allocation system for cloud computing, Yüksek Lisans, H.SEÇKİN(Öğrenci), 2014

BAZLAMAÇCI C. F., Partially reconfigurable FPGA implementation of a real-time system, Yüksek Lisans, B.TENGİLİMOĞLU(Öğrenci), 2014

BAZLAMAÇCI C. F., Trie-tree data structure for IP lookup in virtual routers, Yüksek Lisans, D.BAYSAL(Öğrenci), 2014

BAZLAMAÇCI C. F., Flow initiation in software defined networking, Yüksek Lisans, A.SOLTANI(Öğrenci), 2014

BAZLAMAÇCI C. F., APKD uygulamaları için dinamik bellek yöneticisi, Yüksek Lisans, C.Özer(Öğrenci), 2014

BAZLAMAÇCI C. F., Bulut bilişim için bir birleşik kaynak atama sistemi, Yüksek Lisans, H.Seçkin(Öğrenci), 2014

BAZLAMAÇCI C. F., Life time sensitive weighted clustering on wireless sensor networks, Yüksek Lisans, E.ALIZADEH(Öğrenci), 2013

BAZLAMAÇCI C. F., Energy and buffer aware application mapping for networks on chip, Doktora, C.ÇELİK(Öğrenci), 2013

BAZLAMAÇCI C. F., Memory organization in pipelined hierarchical search structures for packet classification, Yüksek Lisans, Ç.İRMAK(Öğrenci), 2013

BAZLAMAÇCI C. F., Kripto uygulamaları için FPGA üzerinde gerçek rassal sayı üretici, Yüksek Lisans, S.Yıldırım(Öğrenci), 2012

BAZLAMAÇCI C. F., A true random number generator in FPGA for cryptographic applications, Yüksek Lisans, S.YILDIRIM(Öğrenci), 2012

BAZLAMAÇCI C. F., Benchmarking of Xilkernel, freertos and µC/OS-II on the soft processor platform microblaze, Yüksek Lisans, G.UĞUREL(Öğrenci), 2012

BAZLAMAÇCI C. F., Prototype development and verification for an IP lookup engine on FPGAs performance study, Yüksek Lisans, A.ÖZKANER(Öğrenci), 2012

BAZLAMAÇCI C. F., FPGA implementation of a network-on-chip, Yüksek Lisans, İ.ÖZSEL(Öğrenci), 2011

BAZLAMAÇCI C. F., Parallel and pipelined architectures for high speed ip packet forwarding, Doktora, O.ERDEM(Öğrenci), 2011

BAZLAMAÇCI C. F., A reconfigurable computing platform for real time embedded applications, Doktora, F.SAY(Öğrenci), 2011

BAZLAMAÇCI C. F., Evaluation of core stateless guaranteed fair network architecture, Yüksek Lisans, M.İLHAN(Öğrenci), 2006

BAZLAMAÇCI C. F., Sequential and parallel heuristic algorithms for the rectilinear Steiner tree problem, Yüksek Lisans, S.CİNEL(Öğrenci), 2006

BAZLAMAÇCI C. F., Minimum concave cost multicommodity network design, Yüksek Lisans, F.SAY(Öğrenci), 2005

BAZLAMAÇCI C. F., On QoS multicast routing protocols, Yüksek Lisans, A.BEREKETLİ(Öğrenci), 2005

BAZLAMAÇCI C. F., Özyinelemeli en kısa uzanım ağaç algoritmaları ile görüntü parçalama, Yüksek Lisans, N.Yalçın(Öğrenci), 2005

BAZLAMAÇCI C. F., Recursive shortest spanning tree algorithms for image segmentation, Yüksek Lisans, N.YALÇIN(Öğrenci), 2005

BAZLAMAÇCI C. F., Performance analysis of reliable multicast protocols, Yüksek Lisans, C.ÇELİK(Öğrenci), 2004
BAZLAMAÇCI C. F., Lifetime analysis for wireless sensor networks, Yüksek Lisans, B.ÖĞÜNLÜ(Öğrenci), 2004
BAZLAMAÇCI C. F., Internet multicast congestion control, Yüksek Lisans, K.ÖNAL(Öğrenci), 2004
BAZLAMAÇCI C. F., Reroute sequence planning in multiprotocol label switching networks, Yüksek Lisans, İ.GÖKHAN(Öğrenci), 2004
BAZLAMAÇCI C. F., Motorola MCF5272 işlemci ve uClinux işletim sistemi üzerinde bir SoHo yönlendirici uygulaması, Yüksek Lisans, M.Nazir(Öğrenci), 2003
BAZLAMAÇCI C. F., A SoHo router implementation on Motorola MCF5272 processor and uClinux operating system, Yüksek Lisans, M.NAZİR(Öğrenci), 2003
BAZLAMAÇCI C. F., University course scheduling using a genetic algorithm, Yüksek Lisans, A.TURAN(Öğrenci), 2002
BAZLAMAÇCI C. F., Minimum weight directed spanning tree problem with degree, hop and capacity constraints, Yüksek Lisans, D.ERTEM(Öğrenci), 2001
BAZLAMAÇCI C. F., Traveling salesman problem: Solution with branch and data correction algorithms, Yüksek Lisans, H.YILMAZ(Öğrenci), 2001
BAZLAMAÇCI C. F., Lower bounds for the minimum span frequency assignment problem in cellular networks, Yüksek Lisans, B.KARADENİZ(Öğrenci), 2001

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **One-Way Active Delay Measurement With Error Bounds**
Eylen T., BAZLAMAÇCI C. F.
IEEE TRANSACTIONS ON INSTRUMENTATION AND MEASUREMENT, cilt.64, sa.12, ss.3476-3489, 2015 (SCI-Expanded)
- II. **Evaluation of energy and buffer aware application mapping for networks-on-chip**
Celik C., BAZLAMAÇCI C. F.
MICROPROCESSORS AND MICROSYSTEMS, cilt.38, sa.4, ss.325-336, 2014 (SCI-Expanded)
- III. **Energy and buffer aware application mapping for networks-on-chip with self similar traffic**
Celik C., BAZLAMAÇCI C. F.
JOURNAL OF SYSTEMS ARCHITECTURE, cilt.59, sa.10, ss.1364-1374, 2013 (SCI-Expanded)
- IV. **High-performance IP Lookup Engine with Compact Clustered Trie Search**
Erdem O., BAZLAMAÇCI C. F.
COMPUTER JOURNAL, cilt.55, sa.12, ss.1447-1466, 2012 (SCI-Expanded)
- V. **A reconfigurable computing platform for real time embedded applications**
Say F., BAZLAMAÇCI C. F.
MICROPROCESSORS AND MICROSYSTEMS, cilt.36, sa.1, ss.13-32, 2012 (SCI-Expanded)
- VI. **Array Design for Trie-based IP Lookup**
Erdem O., BAZLAMAÇCI C. F.
IEEE COMMUNICATIONS LETTERS, cilt.14, sa.8, ss.773-775, 2010 (SCI-Expanded)
- VII. **A Distributed Heuristic Algorithm for the Rectilinear Steiner Minimal Tree Problem**
Cinel S., BAZLAMAÇCI C. F.
IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, cilt.27, sa.11, ss.2083-2087, 2008 (SCI-Expanded)
- VIII. **Minimum concave cost multicommodity network design**
BAZLAMAÇCI C. F., Say F.
TELECOMMUNICATION SYSTEMS, cilt.36, sa.4, ss.181-203, 2007 (SCI-Expanded)
- IX. **Minimum-weight spanning tree algorithms - A survey and empirical study**
Bazlamacci C., Hindi K.
COMPUTERS & OPERATIONS RESEARCH, cilt.28, sa.8, ss.767-785, 2001 (SCI-Expanded)
- X. **Enhanced adjacent extreme-point search and tabu search for the minimum concave-cost uncapacitated transshipment problem**

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **PARTIAL RECONFIGURATION ON A REAL-TIME TARGET DETECTION AND TRACKING SYSTEM**
Tengilimoglu B., BAZLAMAÇCI C. F.
22nd IEEE Signal Processing and Communications Applications Conference (SIU), Trabzon, Türkiye, 23 - 25 Nisan 2014, ss.1130-1133
- II. **HyFI: Hybrid Flow Initiation in Software Defined Networks**
Soltani A., BAZLAMAÇCI C. F.
5th International Conference on Information and Communication Systems (ICICS), Irbid, Ürdün, 1 - 03 Nisan 2014
- III. **Hybrid Data Structure for IP Lookup in Virtual Routers Using FPGAs**
Erdem O., Le H., Prasanna V. K., BAZLAMAÇCI C. F.
22nd IEEE International Conference on Application-Specific Systems, Architectures and Processors (ASAP), California, Amerika Birleşik Devletleri, 11 - 14 Eylül 2011, ss.95-102
- IV. **MIPS Extension for a TCAM Based Parallel Architecture for Fast IP Lookup**
Erdem O., BAZLAMAÇCI C. F.
24th International Symposium on Computer and Information Sciences, Güzelyurt, Kıbrıs (Kktc), 14 - 16 Eylül 2009, ss.309-314
- V. **Recursive shortest spanning tree algorithms for image segmentation**
Bayramoglu N., Bazlamacci C.
International Conference on Computer as a Tool (EUROCON 2005), Belgrade, Sırbistan Ve Karadağ, 21 - 24 Kasım 2005, ss.979-982

Desteklenen Projeler

BAZLAMAÇCI C. F., Yükseköğretim Kurumları Destekli Proje, İndirgenemez Üç Terimli Polinom Tabanlı Sonlu Cisim Gf (2m) İçin Boru Hattı Temelli Böl-Fethet Çarpıcı Tasarımı Ve Gerçeklemesi, 2010 - 2010

Patent

BAZLAMAÇCI C. F., HIZLI IP ARAMA İÇİN SİSTOLİK DİZİLİM MİMARİSİ, Patent, BÖLÜM B İşlemlerin Uygulanması; Taşıma, Standart Tescil, 2015

Metrikler

Yayın: 15

Atıf (WoS): 103

Atıf (Scopus): 49

H-İndeks (WoS): 6

H-İndeks (Scopus): 6